



Střední průmyslová škola Ostrov,

Příspěvková organizace

školní rok 2016/2017

Profilová část maturitní zkoušky

Obor vzdělání: 18 – 20 – M/01 Informační technologie

Témata

Zkouška	Soubor předmětů z informatiky
Druh zkoušky	povinná
Forma zkoušky	ústní zkouška před zkušební maturitní komisí
Termín konání zkoušky	Stanoví ředitel školy dle platné vyhlášky.

Číslo tématu	Téma
1.	Stejnoseměrný proud – Kirchhoffovy zákony, výkon, zdroj napětí, spojování rezistorů a zdrojů
2.	Střídavý proud – vznik, veličiny střídavého proudu, fázorové vyjádření veličin
3.	Polovodičové součástky – dioda, tyristor, usměrňovače, jejich vlastnosti a charakteristiky
4.	Tranzistor jako zesilovač – zesilování napětí, tranzistor jako spínač
5.	Operační zesilovače – definice, typická zapojení
6.	Programy v jazyku TECOMAT - mnemokódy: motor doleva, doprava, blokáce po Stop
7.	Logické funkce a členy, způsoby jejich zobrazení, De Morganova pravidla a jejich použití
8.	Kombinační logické obvody - příklady, sčítačka, 2z4, sekvenční logické obvody - příklady
9.	Mnemokódy v jazyku TECOMAT, FBD LOGO: Vyhodnocení stavu čítače – zapnuto od , do
10.	Snímače fyzikálních veličin, logické a analogové rozhraní
11.	Elektrické pohony
12.	Pneumatika a hydraulika
13.	Regulace a stabilita
14.	Programování strojů, řízených PLC, 4 jazyky
15.	NC stroje, roboty
16.	Základy počítačů, von Neumanova a Harvardská teorie, BIOS, nedekadické číselné soustavy, převody mezi soustavami, signály analogové a digitální, embedded systémy
17.	Napájecí zdroje počítačů, skříně a UPS, chlazení PC – rozdělení, princip, výhody, PFC, účinnost
18.	Základní desky, čipové sady, rozšiřující komponenty – procesory Intel, AMD, ARM, rozhraní
19.	Procesory a jejich microarchitektury (Intel a AMD) – Netburst až Skylake, AMD K8 - K12
20.	Struktura procesoru (čítač instrukcí, řadič, dekodér instrukcí, ALU, registry,...)
21.	Spolupráce procesoru s okolím pomocí V/V adres, IRQ přerušení, DMA – přímý přístup do paměti
22.	Paměti vnitřní – registry, Cache, ROM, RAM, DDR, princip, funkce, použití
23.	Paměti vnější - externí paměťové média, CD, DVD, princip ukládání a čtení dat, rozhraní
24.	Pevné disky, logická a fyzická struktura disků, FAT, NTFS, zapojení, řadiče disků: EIDE, SATA a SCSI, SAS, RAID pole, princip ukládání a čtení dat
25.	Grafické karty, GPU, princip tvorby obrazu, paměti, shedery, V/Vkonektory, model RGB
26.	Zvukové karty, princip, tvorba zvuku, vzorkování, e-a, a-e-převodníky, výstupní a vstupní konektory
27.	Dataprojektory – rozdělení, princip přenosu obrazu, rozhraní
28.	Monitory – CRT, LCD (IPS), LED, AMOLED, Plazmové - princip, funkce zařízení, rozhraní
29.	Vstupní (polohovací) zařízení – myši, klávesnice, dotykové monitory – princip, rozhraní
30.	Výstupní zařízení, principy tiskáren, scannery, multifunkční zařízení, kopírky, model CMYK

V Ostrově dne 26.srpna 2016

Střední průmyslová škola Ostrov,

příspěvková organizace

Klínovecká 1197, 363 01 Ostrov

IČ: 70845425

Ing. Pavel Žemlička - ředitel školy