



20.	Mikroarchitektury procesorů – Skalární a superskalární architektura, Netburst – pipelining, instrukční sady
21.	Mikroarchitektury procesorů – Intel Core až Ice Lake, AMD K11 - K12 (Ryzen 3)
22.	Paměti vnitřní - registry, Cache, ROM, RAM, DDR, princip, funkce, použití, řízení paměti
23.	Paměti vnější - externí paměťové média, CD, DVD, Blu-Ray, princip ukládání a čtení dat, rozhraní
24.	Pevné disky, logická a fyzická struktura disků, FAT, NTFS, zapojení, řadiče disků: EIDE, SATA a SCSI, RAID pole, princip ukládání a čtení dat (PMR, SMR, MAMR, HAMR), rozhraní
25.	Grafické karty, GPU, princip tvorby obrazu, paměti, sheadery, V/V konektory, model RGB, rozhraní
26.	Zvukové karty, princip, tvorba zvuku, vzorkování, výstupní a vstupní konektory, MIDI, formáty digitálního zvuku
27.	Monitory, dataprojektory – CRT, LCD (TN, VA, IPS), OLED, Plazmové, DLP - princip, funkce, rozhraní
28.	Vstupní (polohovací) zařízení – myši, klávesnice, dotykové monitory – princip, rozhraní
29.	Výstupní zařízení, principy tiskáren, scannery, multifunkční zařízení, kopírky, model CMYK
30.	Digitální fotoaparáty a kamery – rozdělení, parametry - čas, clona a citlivost ISO, snímače CCD, CMOS, optický a digitální zoom, stabilizace obrazu

V Ostrově dne 30.srpna 2019

Ing. Pavel Žemlička - ředitel školy

Štřední průmyslová škola Ostrov,  
příspěvková organizace  
Klinovecká 1197, 363 01 Ostrov  
IČ: 70845425